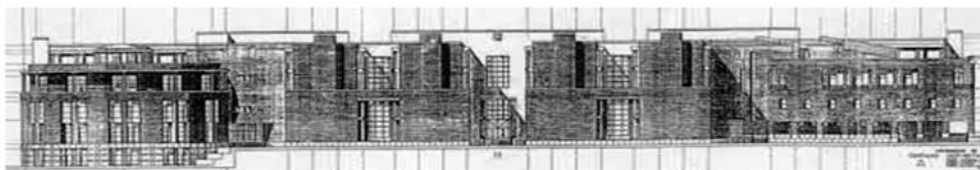




DEPARTAMENTO DE ELECTRÓNICA

PROGRAMA DE POSGRADO



Mención Hacia la Excelencia (MEE -20110165)

CICLO CONFERENCIAS Y SEMINARIOS

CURSO ACADÉMICO 2020-21

Dr. RUBÉN NIETO CAPUCHINO

Departamento de Tecnología Electrónica. Universidad Rey Juan Carlos

26 de febrero de 2021

Hora: 12:30 a 14:30 h

"Arquitectura Heterogénea para las Comunicaciones a través de la Red Eléctrica (PLC)"

Cada vez son más los dispositivos que integran un procesamiento heterogéneo en su interior, como ocurre en ordenadores portátiles, televisores o smartphones. Con la mejora de rendimiento que ofrecen este tipo de arquitecturas, es posible desarrollar aplicaciones que requieran de mayor carga computacional y realizarlo de forma eficiente. En esta presentación se presenta una arquitectura heterogénea, donde los procesadores, coprocesadores y aceleradores hardware se unen para desarrollar un tranmultiplexor basado en banco de filtros para la comunicación a través de la red eléctrica (Power-Line Communication, PLC) en un System-on-Chip de Xilinx. Se definirán los requisitos que tiene la aplicación y se mostrará el desarrollo de la misma en la arquitectura heterogénea, así como los aspectos más relevantes como son el consumo de recursos hardware, sincronización entre los elementos y coprocesadores utilizados en la arquitectura.

Reunión en Microsoft Teams

Únase en el ordenador o a través de una aplicación móvil [Haga clic aquí para unirse a la reunión](#)

Incluida en la oferta de bonocréditos